**I2S测试文档**

# FFT模块使用的时钟



本测试工程是使用EXTCLK(100MHz)作为SCLK时钟, FFT模块的HCLK =SCLK/2 = 100MHz/2 =50MHz.

# 配置流程

1. ARM启动
2. ARM配置pad\_gp0\_funcsel~pad\_gp7\_funcsel, 配置地址32’h4000\_D140，配置数据32’h0001\_1110;
3. ARM配置pad\_gp8\_funcsel~pad\_gp15\_funcsel, 配置地址32’h4000\_D144，配置数据32’h4000\_0000;
4. ARM配置pad\_gp16\_funcsel~pad\_gp23\_funcsel, 配置地址32’h4000\_D148，配置数据32’h0000\_0444;
5. ARM配置I2S0时钟分频，配置地址32’h4000\_D12C,配置数据32’h0000\_00CB;
6. ARM配置I2S1时钟分频，配置地址32’h4000\_D130,配置数据32’h0000\_00CB;
7. ARM配置I2S0寄存器IEN，配置地址32’h4000\_4000,配置数据32’h0000\_0001;
8. ARM配置I2S0寄存器ITER，配置地址32’h4000\_4008,配置数据32’h0000\_0001;
9. ARM配置I2S0寄存器CLKEN，配置地址32’h4000\_400C,配置数据32’h0000\_0001;
10. ARM配置I2S0寄存器CCR，配置地址32’h4000\_4010,配置数据32’h0000\_0000;
11. ARM配置I2S1寄存器IEN，配置地址32’h4000\_5000,配置数据32’h0000\_0001;
12. ARM配置I2S1寄存器ITER，配置地址32’h4000\_5008,配置数据32’h0000\_0001;
13. ARM配置I2S1寄存器CLKEN，配置地址32’h4000\_500C,配置数据32’h0000\_0001;
14. ARM配置I2S1寄存器CCR，配置地址32’h4000\_5010,配置数据32’h0000\_0000;
15. ARM
16. 向地址32’h4000\_4020写数据32’haaaa\_5555;
17. 向地址32’h4000\_4024写数据32’h5555\_aaaa;
18. 向地址32’h4000\_4020写数据32’h3c3c\_3c3c;
19. 向地址32’h4000\_4024写数据32’hc3c3\_c3c3;
20. 向地址32’h4000\_5020写数据32’h3c3c\_3c3c;
21. 向地址32’h4000\_5024;写数据32’hc3c3\_c3c3；
22. 读地址32’h4000\_5020写数据32’haaaa\_5555;
23. 读地址32’h4000\_5024写数据32’h5555\_aaaa;
24. 等待1ms；
25. ARM配置I2S0寄存器IEN，配置地址32’h4000\_4000,配置数据32’h0000\_0000;
26. ARM配置I2S0寄存器ITER，配置地址32’h4000\_4008,配置数据32’h0000\_0000;
27. ARM配置I2S0寄存器CLKEN，配置地址32’h4000\_400C,配置数据32’h0000\_0000;
28. ARM配置I2S1寄存器IEN，配置地址32’h4000\_5000,配置数据32’h0000\_0000;
29. ARM配置I2S1寄存器ITER，配置地址32’h4000\_5008,配置数据32’h0000\_0000;
30. ARM配置I2S1寄存器CLKEN，配置地址32’h4000\_500C,配置数据32’h0000\_0000;